

Ci-dessous nous Vous donnons un court programme BASIC, qui Vous permet de tester le second RAM Bank.

```
100 REM MEMTEST.BAS
110 clearw 2
120 ?:?
130 def seg = 524287 : rem 2e RAM-bank
131 ?" 1: Testé byte par byte, indiquer début et fin":?
132 ?" 2: Testé grof, n'indiquer ni début ni fin":?
140 input " 1 of 2? ",x:if x=2 then goto 290
150 ?" MEM. TEST Introduisant adresse : "
155 ?:" Adresse est la première adresse dans la 2ieme RAM-bank":?
160 input "De: ",v:input " Par: ",b
170 for a = v to b step x
180 w = 255
190 poke a,w : if peek (a)<> w then gosub 250
200 w = 0
210 poke a,w : if peek (a)<> w then gosub 250
220 next
230 ?" Fin de test",f;" erreurs"
240 f = 0 : for y = 1 to 1000 : next : goto 100
250 f = f + 1
260 P=PEEK (A)
270 ?" Erreur: dans";A;"il est mentioné";p;" mais il doit
se trouver ";W;"
280 return
290 ?" Memorytest"
300 v=0 : b=489000 : x=1000
310 goto 170
```

Le ST indique dans les premiers 128K, (de 1 à 131.072) 255 (\$FF) et à partir de 131.073, en alterance, 72 (\$49) et 128 (\$80).

De cette façon on peut découvrir si un des chips de mémoire avec adress (Bits 9-15) ou (Bits 0-7) ne peut être adressé chez le ST+. Grace à la valeur de sortie on peut localiser de façon simple le bit défectueux.